

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
21. April 2005 (21.04.2005)

PCT

(10) Internationale Veröffentlichungsnummer  
**WO 2005/036733 A2**

(51) Internationale Patentklassifikation<sup>7</sup>: **H03F 1/30**

(21) Internationales Aktenzeichen: PCT/EP2004/009457

(22) Internationales Anmeldedatum:  
24. August 2004 (24.08.2004)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:  
103 45 100.5 26. September 2003 (26.09.2003) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von  
US): AUSTRIAMICROSYSTEMS AG [AT/AT]; Schloss  
Premstätten, A-8141 Unterpremstätten (AT).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): D'ABRAMO, Paolo

[IT/IT]; Via Dei Geranei, 11, I-00053 Civitavecchia (IT).  
**SERVENTI, Riccardo** [IT/IT]; Via Della Resistenza, 3, I,  
I-55045 Pietrasanta (IT).

(74) Anwalt: EPPING HERMANN FISCHER PATENTAN-  
WALTSGESELLSCHAFT MBH; Ridlerstr. 55, 80339  
München (DE).

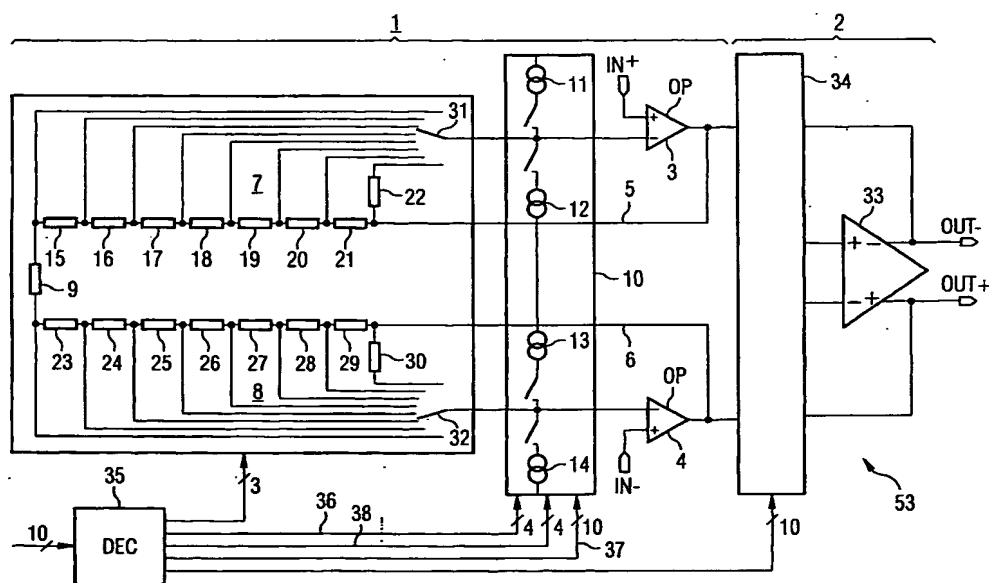
(81) Bestimmungsstaaten (soweit nicht anders angegeben, für  
jede verfügbare nationale Schutzrechtsart): AE, AG, AL,  
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,  
CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI,  
GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,  
KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,  
MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,  
PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM,  
TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM,  
ZW.

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für  
jede verfügbare regionale Schutzrechtsart): ARIPO (BW,

[Fortsetzung auf der nächsten Seite]

(54) Title: DIFFERENTIAL AMPLIFIER ARRANGEMENT

(54) Bezeichnung: DIFFERENZVERSTÄRKERANORDNUNG



(57) Abstract: The invention relates to a differential amplifier arrangement (53) comprising an input stage (1) and an output stage (2). The input stage (1) comprises a differential amplifier (3, 4) to which an offset compensation stage (10) is connected, that contains at least one controllable current source (11) and controls a bias signal of the differential amplifier (3, 4). The cited differential amplifier arrangement, that is preferably used as an instrument amplifier, enables very precise compensations of input offsets.

[Fortsetzung auf der nächsten Seite]

WO 2005/036733 A2



GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

*Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.*

**Veröffentlicht:**

— *ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts*

---

**(57) Zusammenfassung:** Es ist eine Differenzverstärkeranordnung (53) mit einer Eingangsstufe (1) und einer Ausgangsstufe (2) angegeben. Die Eingangsstufe (1) umfaßt einen Differenzverstärker (3, 4), an den eine Offset-Kompensationsstufe (10) angeschlossen ist, die zumindest eine steuerbare Stromquelle (11) umfaßt und ein Bias-Signal des Differenzverstärkers (3, 4) steuert. Mit der beschriebenen Differenzverstärkeranordnung, welche bevorzugt als Instrumentenverstärker einsetzbar ist, können sehr präzise Kompensationen von Eingangs-Offsets durchgeführt werden.